

Руководство программиста

3 ВЫПОЛНЕНИЕ ПРОГРАММИРОВАНИЯ ПЛИС

3.1 Результатом выполнения программы iMPACT из пакета Xilinx ISE10 является программирование FLASH ПЗУ FPGA.

3.1.1 Включить ПК.

3.1.2 Включить источники питания источник питания ИП.

3.1.3 Запустить программу iMPACT, входящую в состав Xilinx ISE. После запуска программы откроется главное окно программы и диалоговое окно, предлагающее открыть существующий проект или создать новый (Рисунок. 1). Закрыть это диалоговое окно,

нажав кнопку

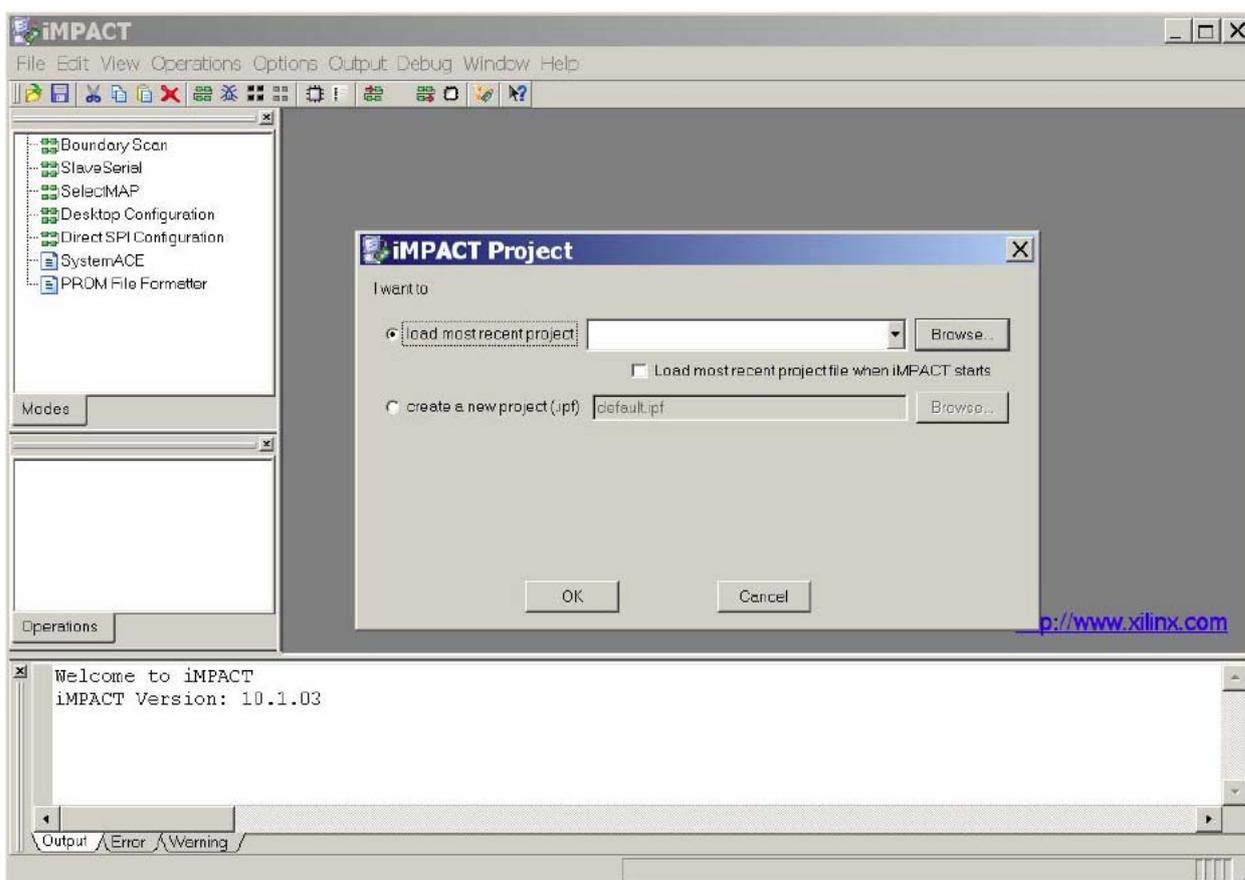
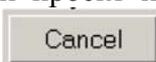


Рисунок 1.

3.1.4 Во вкладке «Modes», находящейся в верхней левой части окна, дважды щелкнуть «мышью» по пункту «Boundary Scan» (Рисунок. 2). Откроется пустое окно «Boundary Scan» (имя окна находится на закладке под окном). Щелкнуть правой клавишей «мыши» внутри этого окна, и, в появившемся выпадающем меню, выбрать «Initialize Chain» (Рисунок 3).

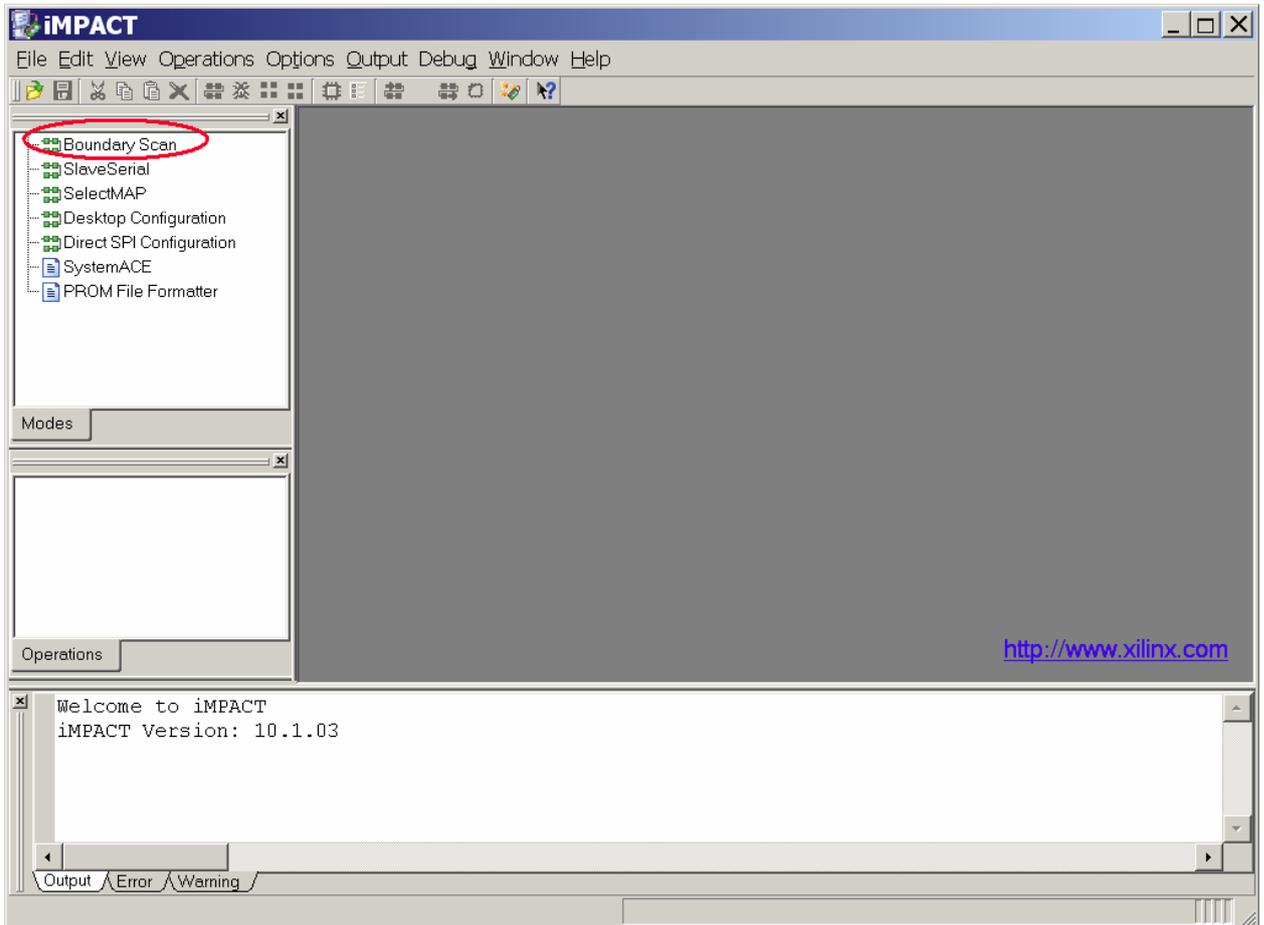


Рисунок 2

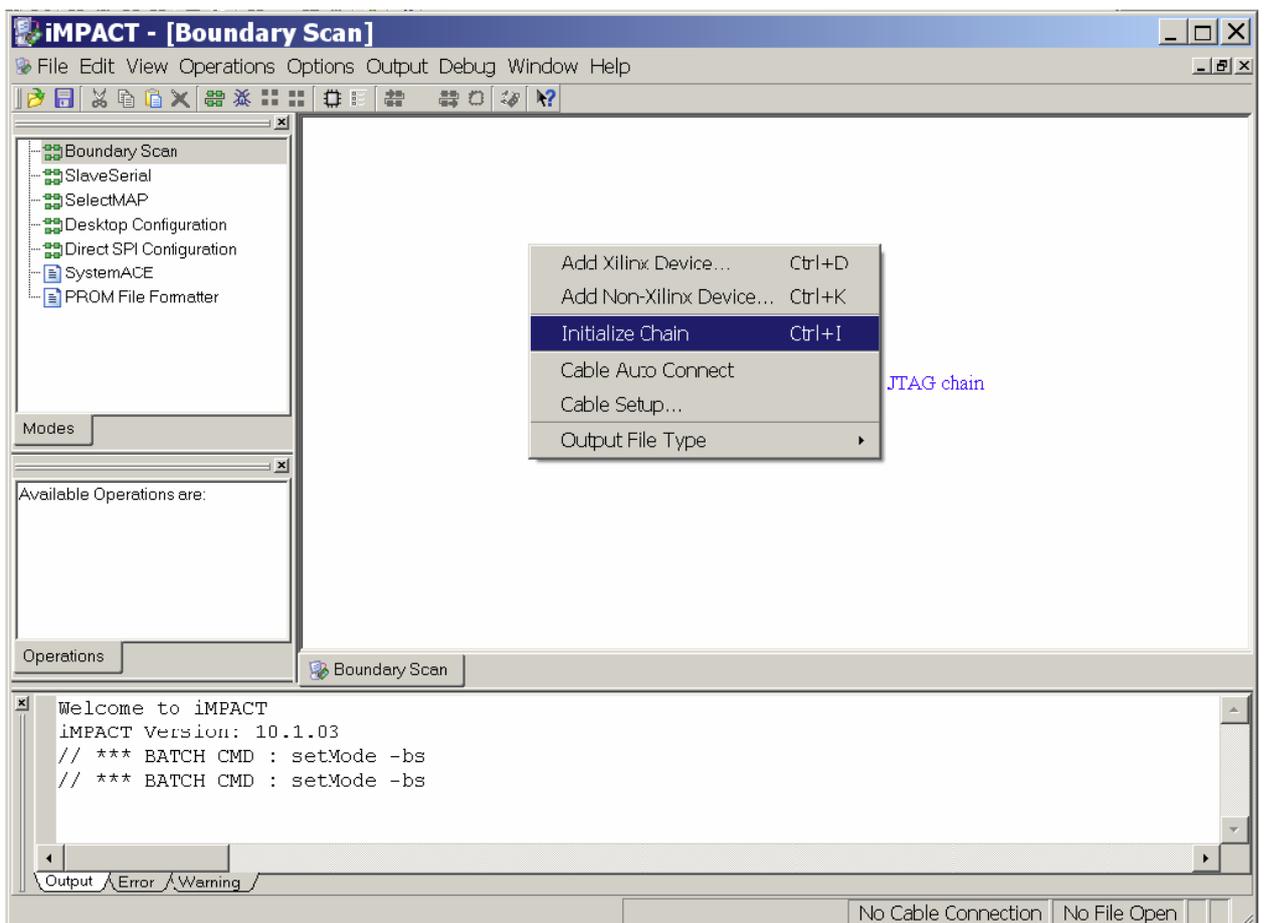


Рисунок 3

3.1.5 В окне появится графическое изображение микросхем, подключенных к интерфейсу JTAG, а также диалоговое окно, в котором предлагается выбрать файлы для программирования (Рисунок. 4). На рисунке отображены две микросхемы изделия. Одна микросхема представляет собой непосредственно ПЗУ, которая подлежат программированию (xcf04s). Вторая микросхема – FPGA, которая программированию в процессе производства не подлежит, а при нормальной работе изделия битовый поток, предназначенный для загрузки в нее, загружается из ПЗУ. После выполнения команды «Initialize Chain» микросхема, находящаяся слева, будет иметь зеленый цвет. Это текущая микросхема, для которой следует выбрать записываемый в нее файл. Для этой микросхемы (xcf04s) следует выбрать файл «mais.mcs», который расположен в папке MAIS (см. п. 4.1.5). После этого программа перейдет к последней микросхеме. Для последней микросхемы (xc2v1000) вместо выбора файла в диалоговом окне следует

нажать кнопку .

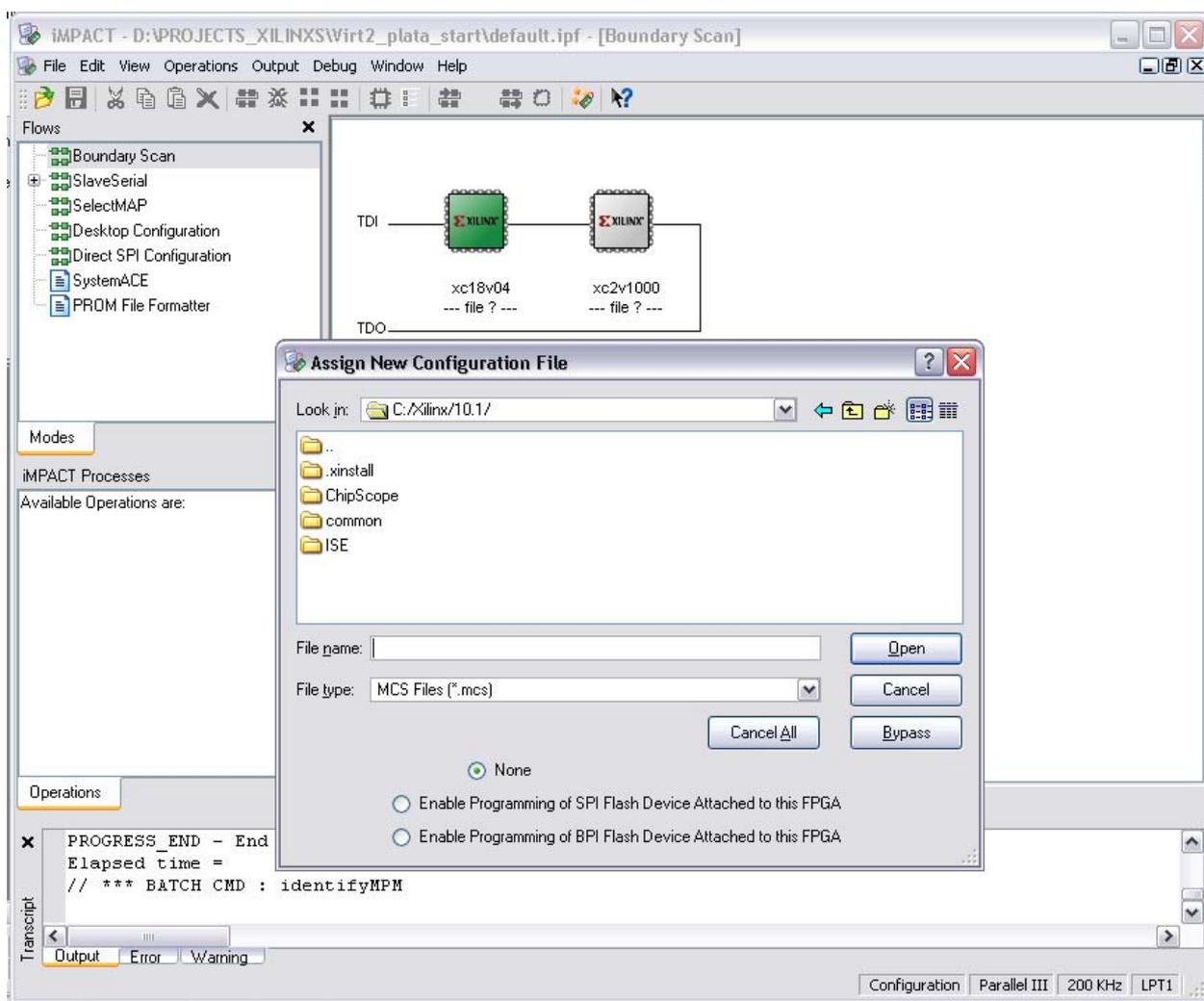


Рисунок 4

3.1.6 Далее на экране появится диалоговое окно с выбором опций для программирования (Рисунок. 5). В левой части окна выбрать «Device 1» и установить опции «Verify», «Erase before Programming» и «Load FPGA», установив соответствующие галочки (как показано на Рисунок. 6). Выбирать Device 2 и изменять опции не нужно.



Нажать кнопку . После этого на экране отобразится окно «Boundary Scan» с изображениями микросхем и именами выбранных файлов (Рисунок. 7)

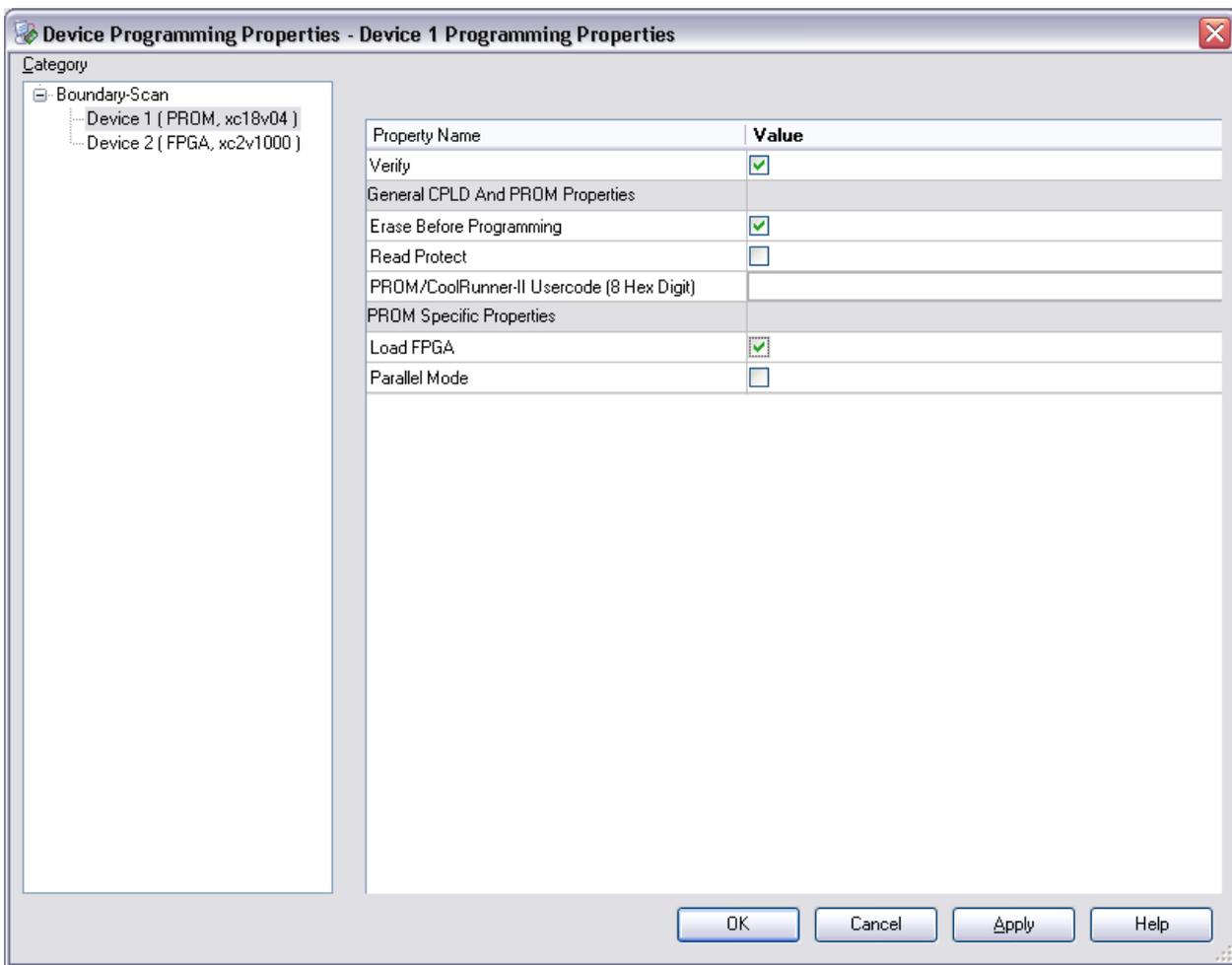


Рисунок 6

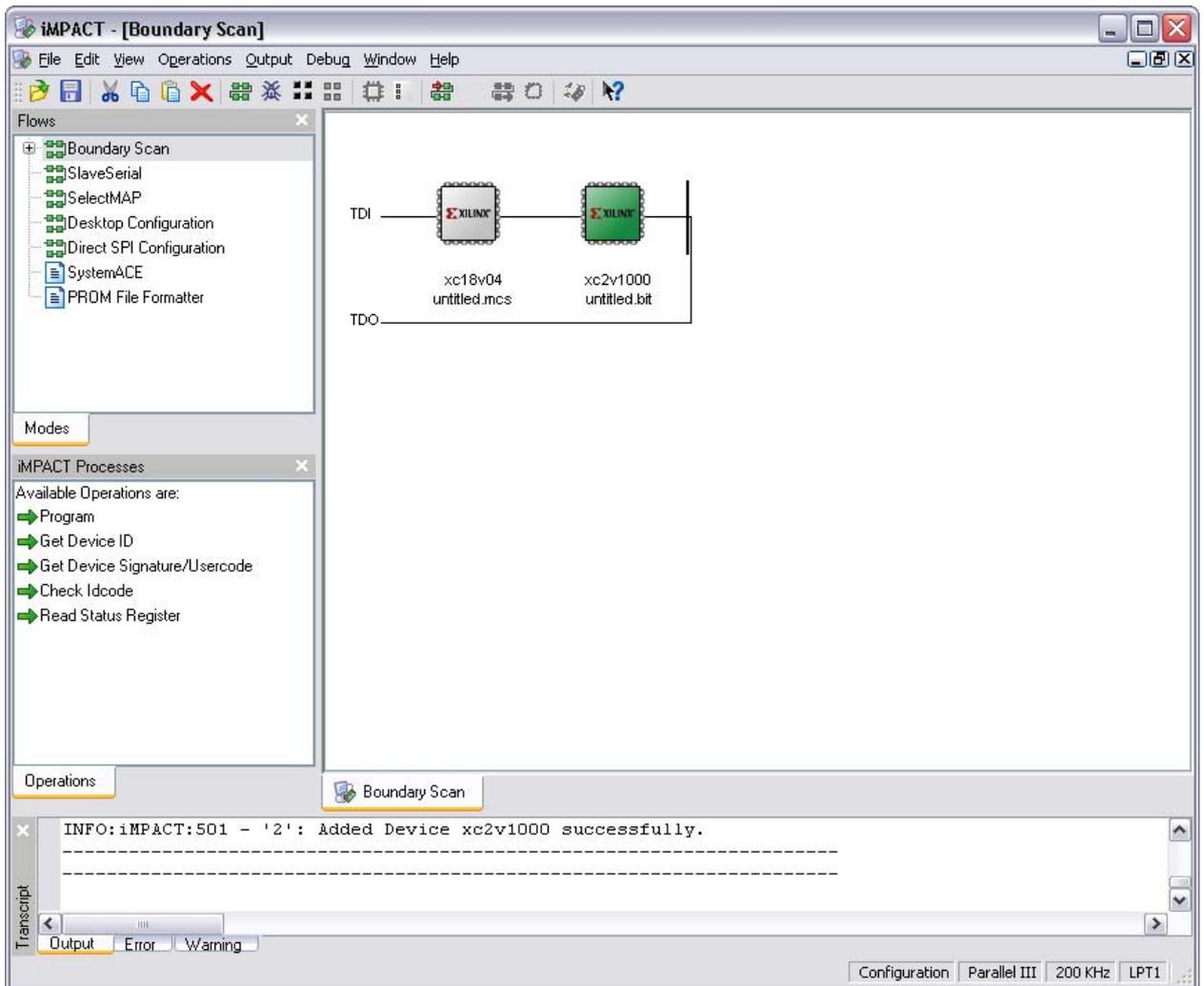


Рисунок 7

3.1.7 Щелкнуть правой кнопкой мыши на изображении левой микросхемы (xc18v04). В выпадающем меню выбрать команду Program (Рисунок. 8). Начнется программирование микросхемы. В случае успешного завершения программирования будет выдано сообщение

Program Succeeded

В случае ошибки при программировании, будет выдано сообщение

Program Failed

В этом случае следует проверить напряжения питания, подаваемые на изделие, правильность подключения кабеля JTAG и повторить попытку. Если запрограммировать микросхему не удастся, то изделие следует считать неисправным.

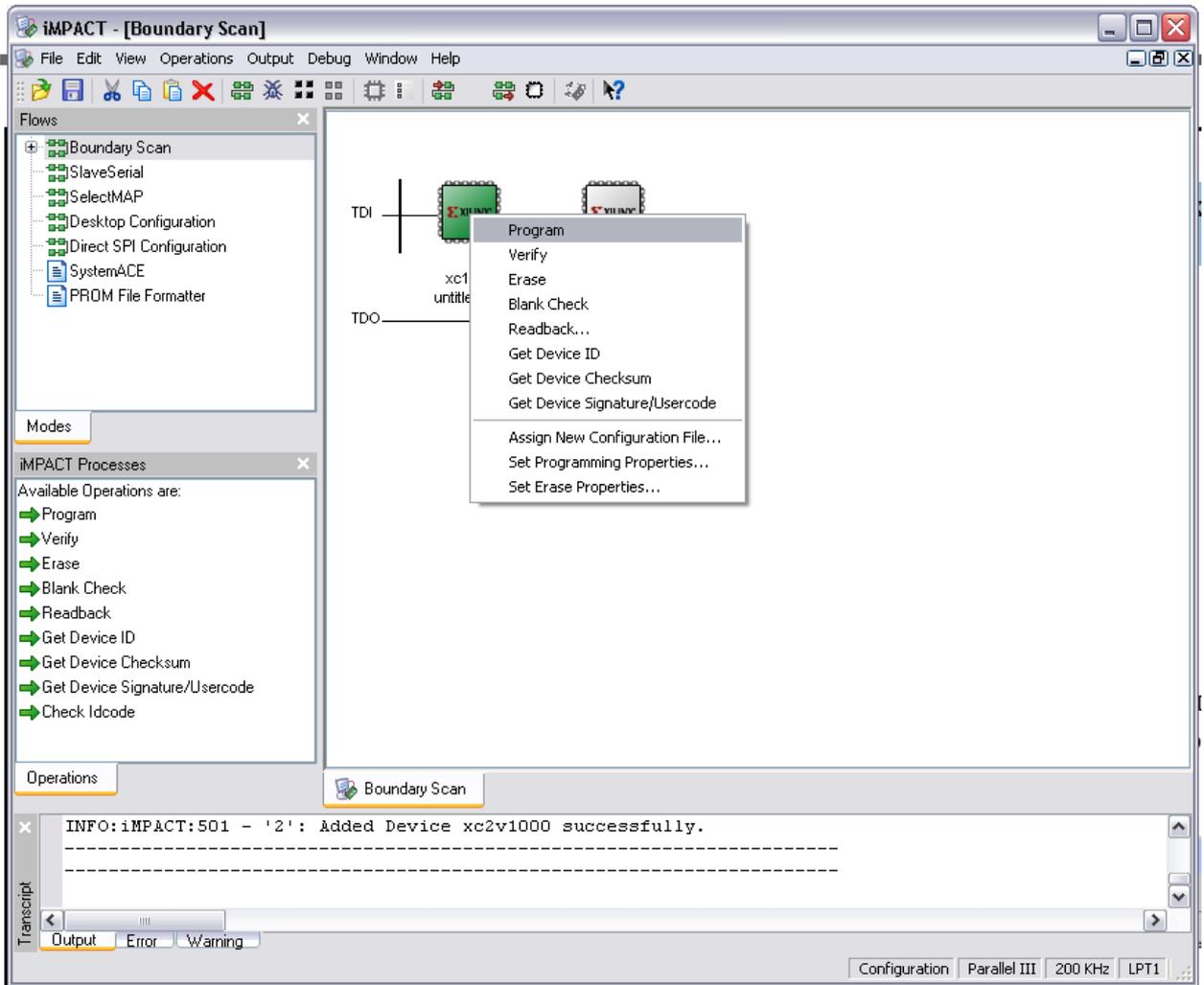


Рисунок 8

ПРИЛОЖЕНИЕ А

(справочное)

Перечень оборудования, входящего в состав изделия для программирования.

Наименование оборудования Тип и шифр	Количество на рабочее место	Обозначение документа	Класс точности	Примечание
Кабель JTAG	1	Platform cable USB фирмы Xilinx или совместимый		
Источник питания	1	HAMEG HM7042-5		ИП
ПВЭМ с ОС Windows2000 или WindowsXP. С наличием USB или LPT портов.	1			

ПРИЛОЖЕНИЕ Б

(обязательное)

Таблица Б1.

Перечень программного обеспечения, используемого при программировании изделия

Название программы или файла	Примечание
Xilinx ISE10 или Xilinx ISE WEBPACK 10	Программный пакет, в состав которого входит программа iMPACT, используемая при программировании FLASH ПЗУ для FPGA

Таблица Б2.

Перечень файлов, записываемых в изделие при программировании

Имя файла	Примечание
untitled.mcs	Файл для программирования FLASH ПЗУ FPGA. Входит в состав КД.

ПРИЛОЖЕНИЕ В (обязательное)

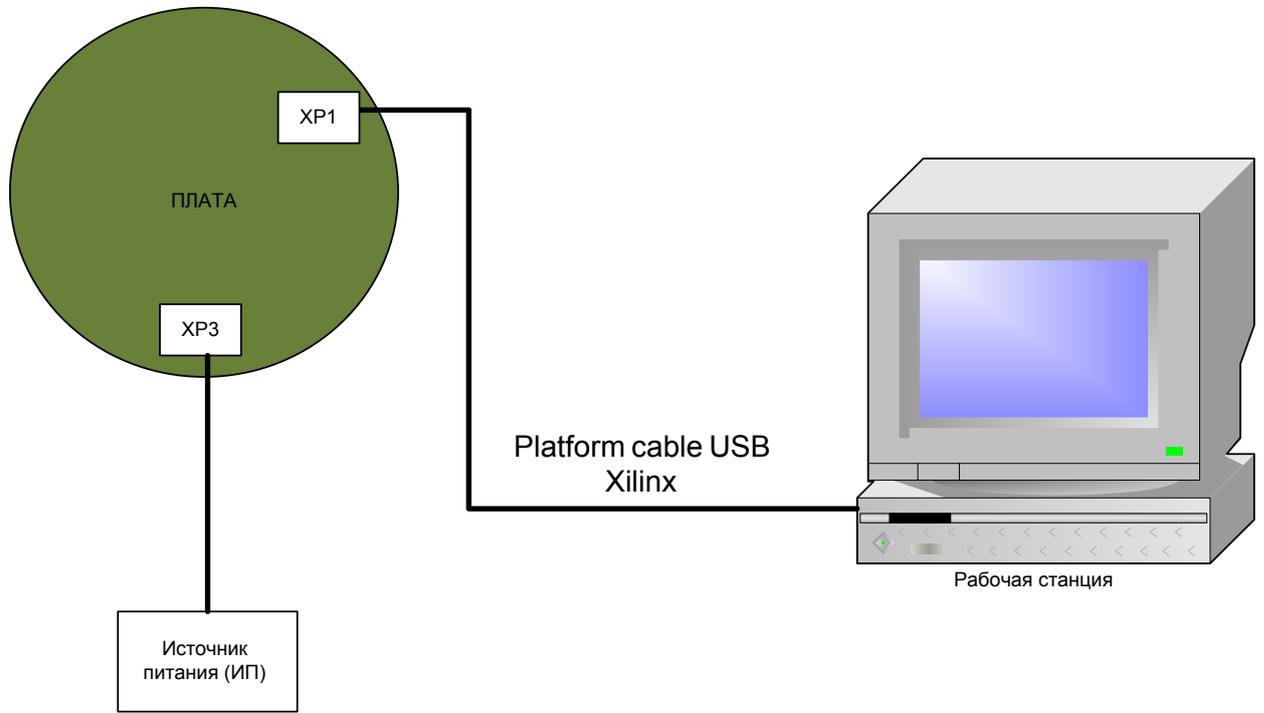


Рисунок В3. Схема соединения платы преобразователя видеосигнала с ПК.