

# Инженер-схемотехник

Зарплата от 70 000 рублей

Местоположение г. Москва, м. Электрозаводская / Бауманская

## Обязанности

- Разработка аналоговой и цифровой схемотехники РЭА
- разработка технических заданий на трассировку МПП
- Разработка функциональных и структурных схем РЭА
- Разработка конструкторской документации РЭА согласно требованиям ЕСКД
- Поддержка серийно выпускаемых изделий
- Взаимодействие с конструкторским отделом, тех. архивом, отделом снабжения и производством

## Требования

- Высшее техническое образование
- Опыт разработок аналоговой схемотехники
- Опыт разработок цифровой схемотехники
- Опыт выпуска технической документации согласно ЕСКД (ЭЗ, ПЭЗ)
- Знание современных САПР для разработки РЭА (желательно Altium Designer)
- Умение читать технический английский текст, понимание datasheets
- Умение работать с современными измерительными приборами (осциллографы, анализаторы сигналов, генераторы сигналов, источники питания).

## Пожелания

- Знание современной аналоговой и цифровой элементной базы для вычислительных средств и систем управления (АЦП, ЦАП, ПЛИС, интерфейсные микросхемы и др.)
- Опыт разработки схемотехнических решений на базе высокоскоростных АЦП и ЦАП
- Опыт разработок цифровой схемотехнических решений на базе ПЛИС
- Опыт работы с высокоскоростными линиями передачи данных (PCMPPL, LVPECL, LVDS)
- Опыт работы с интерфейсами JESD204B, DRR3, DDR4, Ethernet, RS485, CAN, SPI.
- Опыт разработок цифровой схемотехнических решений на базе ПЛИС

## **Условия**

- Трудоустройство в полном соответствии с ТК РФ (“белая” зарплата, оплачиваемый отпуск 28 календарных дней и т.п.), спортивный зал на территории предприятия.
- Возможен рост заработной платы по результатам выполненных работ
- Возможен гибкий график (при условии отработки положенного времени)
- Интересные задачи, возможность прохождения обучения и хорошее техническое оснащение
- Молодой коллектив

## **Контакты**

Присылайте Ваше резюме на адрес **[fpga.hh.mos@gmail.com](mailto:fpga.hh.mos@gmail.com)**